

190

ANÁLISE DE ARQUITETURAS DISTRIBUÍDAS PARA AUXÍLIO AO ESCALONAMENTO. *Edvar B. Araujo, Cristiano A. Costa.* (Grupo de Pesquisa em Processamento Paralelo e Distribuído, Escola de Informática, Universidade Católica de Pelotas).

As tecnologias de microeletrônica têm permitido uma melhora substancial na velocidade de processamento, mas sempre dentro de limites físicos bem estabelecidos. A exploração de paralelismo, no entanto, é uma forma de ampliar os limites de desempenho dos sistemas computacionais. A utilização de vários computadores interligados por rede, para a execução de aplicativos, tornou-se uma opção viável e muito bem aceita na comunidade científica. As arquiteturas distribuídas em geral, são formadas por máquinas com poderes computacionais diferentes e em algumas situações a velocidade de comunicação entre as mesmas é heterogênea. O objetivo deste trabalho é apresentar um estudo sobre arquiteturas distribuídas. Neste estudo serão consideradas características tais como o poder computacional das máquinas e a velocidade com a qual elas comunicam-se entre si. Torna-se necessário então que estas características sejam analisadas com o objetivo de alcançar um melhor desempenho. Os parâmetros obtidos podem trazer benefícios no auxílio ao escalonamento. É importante salientar que este trabalho será parte de um configurador automático de arquitetura. Os parâmetros obtidos pelo trabalho serão utilizados no DSLP – Distributed Scheduler for Logic Programming (Escalaonador Distribuído para a Programação em Lógica). O DSLP é um escalaonador hierárquico para exploração do paralelismo na Programação em Lógica que trabalha com memória distribuída e que aceita arquiteturas heterogêneas. (BIC/CNPQ)